



# IEEE SSCS Japan Chapter VDEC Design Award

「微細画素 CMOS イメージセンサ用 14 ビット分解能  
2 段シングルスロープ方式カラム並列 A/D 変換器」

今井 快多殿

あなたはVDEC を通じて優れたチップを設計し  
IEEE SSCS Japan Chapter VDEC Design Award に  
ふさわしいと認められました  
今後より一層研究に精励され優秀な設計者に  
なられるよう期待してここに賞します

2013年 8月 24日

*IEEE Solid-State Circuits Society  
Japan Chapter*

*Chair*